

TIME-TABLE (JAN - MAY, 2019) DEPARTMENT OF ECE, GNDEC, LUDHIANA w.e.f. 02-01-2019

	<b>D4 EC A</b>	<b>D3 EC A</b>	<b>D3 EC B</b>	<b>D2 EC A</b>	<b>D2 EC B</b>	<b>M1EC</b>	
<b>M o n d a y</b>	<b>08:00</b>	OC -L HSS G7	MWR -L PP F-106	WMCS -L HK F-107	LCS -L TDS G6	EMFT -L CJ F-108	-x- <b>08:00</b>
	<b>09:00</b>	VLSI D -L GJK G7	DCS -L AKS F-106	DCS -L SMM F-107	S & S -L NK G6	D2 EC B1 D2 EC B2 EDC-II -P D.EC -P HKA KDS EDC/L MW/L	AMWE -L MR G8 <b>09:00</b>
	<b>10:00</b>	E MGMT -L SSG G7	D3 EC A1 D3 EC A2 IR_DE_II -L CN_DE_II -L DS HK F-106 COMM/L	MWR -L PP F-107	EMFT -L CJ G6	D2 EC B1 D2 EC B2 EDC-II -P D.EC -P HKA KDS EDC/L MW/L	<b>10:00</b>
	<b>11:00</b>	D4 EC A1 D4 EC A2 WSN_DE_IV M -LCT COMP_DE_IV -LCT NS BK G7 G8	-x-	-x-	EDC-II -L HKA G6	S & S -L NK F-108	LAB-II -P BSD EDA/L <b>11:00</b>
	<b>12:00</b>	-x-	O E1_1_D3 -L T1_OE1_D3 OE_ROOM 1	O E_2_D3 -L T2_OE2_D3 OE_ROOM 2	-x-	-x-	-x- <b>12:00</b>
	<b>13:00</b>	D4 EC A1 D4 EC A2 OC -P VLSI D -P BK GJK COMM/L COMP/L	Mnr Proj D3EC A - MR PROJ/L	D3 EC B1 D3 EC B2 DCS -T WMCS -T SMM HK F-108 G7	D.EC -L KDS G6	D2 EC B1 D2 EC B2 PWSS -T IS/RC -- GPK EDA/L ---	EDPM -L SSG G8 <b>13:00</b>
	<b>14:00</b>	D4 EC A1 D4 EC A2 OC -P VLSI D -P BK GJK COMM/L COMP/L			D2 EC A1 D2 EC A2 LCS -T S & S -P TDS NK F-108 EDA/L	D2 EC B1 D2 EC B2 LCS -T EDC-II -T HSS HKA G7 EDC/L	-x- <b>14:00</b>
	<b>15:00</b>	Mjr Proj GPK, SSG, NS, BSD, MR, BK PROJ/L			D2 EC A1 D2 EC A2 IS/RC -- S & S -P NK - EDA/L	D2 EC B1 D2 EC B2 EDC-II - EMFT -T T HKA CJ G6 EDC/L	-x- <b>15:00</b>
<b>16:00</b>	-x-	-x-	-x-	-x-	-x-	-x- <b>16:00</b>	

Timetable generated with FET 5.34.3 on 1/8/19 3:22 PM

TIME-TABLE (JAN - MAY, 2019) DEPARTMENT OF ECE, GNDEC, LUDHIANA w.e.f. 02-01-2019

		D4 EC A	D3 EC A	D3 EC B	D2 EC A	D2 EC B	M1EC			
<b>T</b> <b>u</b> <b>e</b> <b>s</b> <b>d</b> <b>a</b> <b>y</b>	<b>08:00</b>	D4 EC A1 D4 EC A2 S Com_DE_III COA_DE_III -L -L MR SMM G7 MW/L	MCES -L GJK F-106	MCES -L GS F-107	PWSS -L GPK G6	EDC-II -L HKA F-108	-x-	<b>08:00</b>		
	<b>09:00</b>	D4 EC A1 D4 EC A2 WSN_DE_IV M -L COMP_DE_IV -L -L NS BK G7 COMP/L	D3 EC A1 D3 EC A2 IR_DE_II - CN_DE_II - L L DS HK F-106 G8	MWR -L PP F-107	LCS -L TDS G6	D.EC -L KDS F-108	ADSP -L BSD MP/L		<b>09:00</b>	
	<b>10:00</b>	VLSI D -L GJK G7	DCS -L AKS G6	DCS -L SMM F-107	D2 EC D2 EC A1 A2 S & S -P D.EC -P NK TDS EDA/L MW/L	PWSS -L GPK F-108	AMWE -L MR G8		<b>10:00</b>	
	<b>11:00</b>	D4 EC A1 D4 EC A2 VLSI D -T MC - GJK KDS COMP/L G7	-x-	-x-	D2 EC D2 EC A1 A2 S & S -P D.EC -P NK TDS EDA/L MW/L	LCS -L HSS F-108	O Elect_M1 -L T_OE_M1 OE_ROOM 3		<b>11:00</b>	
	<b>12:00</b>	-x-	D3 EC A1 D3 EC A2 DCS -P MCES -T GPK GJK COMM/L G6	D3 EC B1 D3 EC B2 IR_DE_II - CN_DE_II - LCT LCT DS KK G7 G8	-x-	-x-	-x-		<b>12:00</b>	
	<b>13:00</b>	IS/RC - ----	D3 EC A1 D3 EC A2 DCS -P DCS -T GPK AKS COMM/L EDA/L	D3 EC B1 D3 EC B2 MWR -T MCES -P PP GS F-108 MP/L	D2 EC A1 D2 EC A2 MC - IS/RC NS -- EDC/L -	D2 EC D2 EC B1 B2 MC - LCS -T DS HSS G7 MW/L	EDPM -L SSG G8		<b>13:00</b>	
	<b>14:00</b>	D4 EC A1 D4 EC A2 E MGMT -T OC -T TDS HSS G6 EDC/L	D3 EC A1 D3 EC A2 WMCS -T MWR -T BK PP G7 EDA/L	D3 EC B1 D3 EC B2 DCS -P MCES -P SMM GS COMM/L MP/L	D2 EC D2 EC A1 A2 EMFT -T PWSS - T CJ GPK COMP/L G8	D2 EC D2 EC B1 B2 D.EC - MC - P KDS AKS MW/L F-108	-x-		<b>14:00</b>	
<b>15:00</b>	Mjr Proj - KK, DS, GS, TDS, PP, NS, BSD PROJ/L	D3 EC A1 D3 EC A2 MCES -T MC - GJK CJ EDC/L F-108	D3 EC B1 D3 EC B2 DCS -P MC - SMM BK COMM/L COMP/L	D2 EC A1 D2 EC A2 EDC-II - MC - T HKA MR G7 G6	D2 EC D2 EC B1 B2 D.EC -P S & S -T KDS NK MW/L G8	-x-		<b>15:00</b>		
<b>16:00</b>	-x-	-x-	-x-	-x-	-x-	-x-	-x-	<b>16:00</b>		

**T**  
**u**  
**e**  
**s**  
**d**  
**a**  
**y**

TIME-TABLE (JAN - MAY, 2019) DEPARTMENT OF ECE, GNDEC, LUDHIANA w.e.f. 02-01-2019

		D4 EC A	D3 EC A	D3 EC B	D2 EC A	D2 EC B	M1EC		
<b>W e d n e s d a y</b>	<b>08:00</b>	D4 EC A1 D4 EC A2 WSN_DE_IV M -L COMP_DE_IV NS -L G7 BK EDC/L	MCES -L GJK F-106	D3 EC B1 D3 EC B2 IR_DE_II CN_DE_II -L -L DS KK F-107 G8	EDC-II -L HKA G6	PWSS -L GPK F-108	-x-	<b>08:00</b>	
	<b>09:00</b>	OC -L HSS G7	MWR -L PP F-106	WMCS -L HK F-107	LCS -L TDS G6	D2 EC D2 EC B1 B2 S & S EDC- -P II -P DS HKA EDA/L EDC/L	ADSP -L BSD MP/L	<b>09:00</b>	
	<b>10:00</b>	D4 EC A1 D4 EC A2 S Com_DE_III COA_DE_III -L -L MR SMM G7 F-108	WMCS -L BK F-106	MCES -L GS F-107	PWSS -L GPK G6	D2 EC D2 EC B1 B2 S & S EDC- -P II -P DS HKA EDA/L EDC/L	EDPM -L SSG G8	<b>10:00</b>	
	<b>11:00</b>	D4 EC A1 D4 EC A2 IS/RC - VLSI D -T GJK ---- G7	-x-	-x-	S & S -L NK G6	D.EC -L KDS F-108	M1EC_E1 M1EC_E2 AWMC_DE_III ADSD_DE_III -L -L AKS NS G8 MW/L	<b>11:00</b>	<b>W e d n e s d a y</b>
	<b>12:00</b>	-x-	O EI_1_D3 -L T1_OE1_D3 OE_ROOM 1	O E_2_D3 -L T2_OE2_D3 OE_ROOM 2	-x-	-x-	-x-	<b>12:00</b>	
	<b>13:00</b>	D4 EC A1 D4 EC A2 OC -T E MGMT -T HSS TDS PROJ/L G7	D3 EC A1 D3 EC A2 IR_DE_II CN_DE_II -LCT -LCT DS HK G6 MW/L	D3 EC B1 D3 EC B2 MCES -P DCS -P GS SMM MP/L COMM/L	D2 EC D2 EC A1 A2 D.EC S & -T S - T KDS NK EDC/L G8	EDC-II -L HKA F-108	LAB-II -P MR EDA/L	<b>13:00</b>	
	<b>14:00</b>	IS/RC - -	D3 EC A1 D3 EC A2 MWR -T MWR -P PP CJ G7 MW/L	D3 EC B1 D3 EC B2 MCES -P DCS -P GS SMM MP/L COMM/L	IS/RC - ----	IS/RC - -		<b>14:00</b>	
	<b>15:00</b>		D3 EC A1 D3 EC A2 IS/RC -- MWR -P CJ --- MW/L	D3 EC B1 D3 EC B2 IS/RC -- IS/RC -- -- .			AMWE -L MR G8	<b>15:00</b>	
<b>16:00</b>	-x-	-x-	-x-	-x-	-x-	-x-	<b>16:00</b>		

TIME-TABLE (JAN - MAY, 2019) DEPARTMENT OF ECE, GNDEC, LUDHIANA w.e.f. 02-01-2019

		D4 EC A	D3 EC A	D3 EC B	D2 EC A	D2 EC B	M1EC		
<b>T</b> <b>h</b> <b>u</b> <b>r</b> <b>s</b> <b>d</b> <b>a</b> <b>y</b>	<b>08:00</b>	E MGMT -L TDS G7	D3 EC A1 D3 EC A2 IR_DE_II - CN_DE_II - L L DS HK F-106 EDC/L	DCS -L SMM F-107	EMFT -L CJ G6	S & S -L NK F-108	-x-	<b>08:00</b>	<b>T</b> <b>h</b> <b>u</b> <b>r</b> <b>s</b> <b>d</b> <b>a</b> <b>y</b>
	<b>09:00</b>	VLSI D -L GJK G7	MWR -L PP F-106	MCES -L GS F-107	EDC-II -L HKA G6	LCS -L HSS F-108	AMWE -L MR G8	<b>09:00</b>	
	<b>10:00</b>	E MGMT -L SSG G7	WMCS -L BK F-106	D3 EC B1 D3 EC B2 IR_DE_II - CN_DE_II - L L DS KK F-107 EDC/L	D.EC -L KDS G6	EMFT -L CJ F-108	M1EC_E1 M1EC_E2 AWMC_DE_III - ADSD_DE_III - L L AKS NS G8 COMM/L	<b>10:00</b>	
	<b>11:00</b>	D4 EC D4 EC A1 A2 IS/RC IS/RC -- - ---	-x-	-x-	PWSS -L GPK G6	LCS -L HSS F-108	O Elect_M1 -L T_OE_M1 OE_ROOM 3	<b>11:00</b>	
	<b>12:00</b>	-x-	D3 EC A1 D3 EC A2 IS/RC -- IS/RC -- ----- ..	D3 EC B1 D3 EC B2 IS/RC -- MWR -P PP --- MW/L	-x-	-x-	-x-	<b>12:00</b>	
	<b>13:00</b>	D4 EC D4 EC A1 A2 VLSI D - IS/ P RC -- GJK COMP/L -----	D3 EC A1 D3 EC A2 DCS -T WMCS -T AKS BK COMM/L G6	D3 EC B1 D3 EC B2 WMCS -T MWR -P HK PP F-108 MW/L	D2 EC D2 EC A1 A2 PWSS - EMFT - T T GPK CJ G7 EDC/L	D2 EC D2 EC B1 B2 S & S S & S - -T P NK DS G8 EDA/L	ADSP -L BSD MP/L	<b>13:00</b>	
	<b>14:00</b>	D4 EC D4 EC A1 A2 VLSI D OC -P -P GJK HK COMP/COMM/ L L	D3 EC A1 D3 EC A2 MWR -P MCES -P CJ KK MW/L MP/L	Mnr Proj D3EC B - NS PROJ/L	D2 EC D2 EC A1 A2 S & S LCS -T -T NK TDS G7 G8	D2 EC D2 EC B1 B2 D.EC - S & S T -P KDS DS EDC/L EDA/L	-x-	<b>14:00</b>	
<b>15:00</b>	D4 EC D4 EC A1 A2 MC - OC -P NK HK G6 COMM/L	D3 EC A1 D3 EC A2 MWR -P MCES -P CJ KK MW/L MP/L	D3 EC B1 D3 EC B2 MCES -T DCS -T GS SMM EDC/L COMP/L	D2 EC D2 EC A1 A2 IS/RC D.EC -T -- --- KDS F-108	D2 EC D2 EC B1 B2 IS/ PWSS - RC -- T - GPK EDA/L	-x-	<b>15:00</b>		
<b>16:00</b>	-x-	-x-	-x-	-x-	-x-	-x-	<b>16:00</b>		

Timetable generated with FET 5.34.3 on 1/8/19 3:22 PM

TIME-TABLE (JAN - MAY, 2019) DEPARTMENT OF ECE, GNDEC, LUDHIANA w.e.f. 02-01-2019

	D4 EC A	D3 EC A	D3 EC B	D2 EC A	D2 EC B	M1EC		
F r i d a y	08:00	OC -L HSS G7	WMCS -L BK F-106	MWR -L PP F-107	S & S -L NK G6	D.EC -L KDS F-108	-x-	08:00
	09:00	D4 EC A1 D4 EC A2 S Com_DE_III COA_DE_III -L -L MR SMM G7 MW/L	DCS -L AKS F-106	WMCS -L HK F-107	EMFT -L CJ G6	EDC-II -L HKA F-108	ADSP -L BSD MP/L	09:00
	10:00	D4 EC A1 D4 EC A2 WSN_DE_IV M -L COMP_DE_IV NS BK G7 COMM/L	MCES -L GJK G6	D3 EC B1 D3 EC B2 IR_DE_II CN_DE_II -L -L DS KK F-107 COMP/L	D2 EC D2 EC A1 A2 D.EC EDC- -P II -P TDS HSS MW/L EDC/L	PWSS -L GPK F-108	EDPM -L SSG G8	10:00
	11:00	D4 EC A1 D4 EC A2 IS/RC -- IS/RC -- - -	-x-	-x-	D2 EC D2 EC A1 A2 D.EC EDC- -P II -P TDS HSS MW/L EDC/L	EMFT -L CJ F-108	O Elect_M1 -L T_OE_M1 OE_ROOM 3	11:00
	12:00	-x-	O E1_1_D3 -L T1_OE1_D3 OE_ROOM 1	O E_2_D3 -L T2_OE2_D3 OE_ROOM 2	-x-	-x-	-x-	12:00
	13:00	IS/RC - -	D3 EC D3 EC A1 A2 MCES DCS -P -P KK GPK MP/L COMM/L	D3 EC B1 D3 EC B2 MC - MWR -T HKA PP EDA/L EDC/L	D.EC -L KDS G6	S & S -L NK F-108	M1EC_E1 M1EC_E2 AWMC_DE_III ADSD_DE_III -L -L AKS NS G8 MW/L	13:00
	14:00	D4 EC A1 D4 EC A2 S Com_DE_III COA_DE_III -LCT -LCT MR SMM G7 F-108	D3 EC D3 EC A1 A2 MCES DCS -P -P KK GPK MP/L COMM/L	D3 EC B1 D3 EC B2 MWR -P MCES -T PP GS MW/L G8	D2 EC D2 EC A1 A2 EDC- EDC- II -P II -T HSS HKA EDC/L G6	D2 EC D2 EC B1 B2 EMFT - D.EC - T T CJ KDS COMP/L EDA/L	-x-	14:00
15:00	Mjr Proj HK, GJK, NK, CJ, KDS, HKA G7	D3 EC D3 EC A1 A2 MC - IS/RC - - GPK F-108	D3 EC B1 D3 EC B2 MWR -P IS/RC -- PP MW/L	D2 EC D2 EC A1 A2 EDC-II IS/RC -P - HSS EDC/L	D2 EC D2 EC B1 B2 IS/RC IS/RC - - - -	-x-	15:00	
16:00	-x-	-x-	-x-	-x-	-x-	-x-	16:00	

Timetable generated with FET 5.34.3 on 1/8/19 3:22 PM